

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2004年6月3日 (03.06.2004)

PCT

(10) 国際公開番号
WO 2004/047291 A1

(51) 国際特許分類: H03H 11/04
(21) 国際出願番号: PCT/JP2003/014561
(22) 国際出願日: 2003年11月17日 (17.11.2003)
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語
(30) 優先権データ:
特願 2002-335741
2002年11月19日 (19.11.2002) JP

(72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 中村 真
(NAKAMURA, Makoto) [JP/JP]; 〒615-8256 京都府
京都市 西京区 山田平尾町43-1-308 Kyoto (JP). 米
田 卓司 (YONEDA, Takuji) [JP/JP]; 〒663-8187 兵
庫県 西宮市 花園町6-3-514 Hyogo (JP). 栗本 秀彦
(KURIMOTO, Hidehiko) [JP/JP]; 〒569-0813 大阪府
高槻市 西五百住町10-5-301 Osaka (JP). 渡邊 剛章
(WATANABE, Takeaki) [JP/JP]; 〒618-0071 京都府 乙
訓郡 大山崎町 大山崎龍光53-1-206 Kyoto (JP).

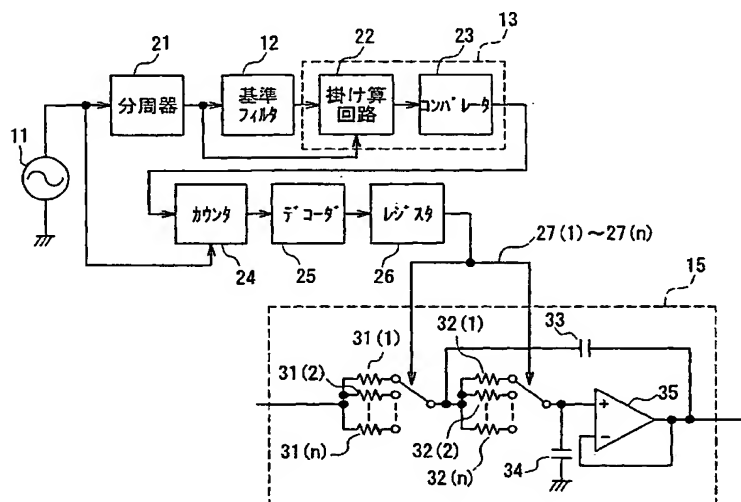
(71) 出願人 (米国を除く全ての指定国について): 松下電
器産業株式会社 (MATSUSHITA ELECTRIC INDUS-
TRIAL CO., LTD.) [JP/JP]; 〒571-8501 大阪府 門真市
大字門真1006番地 Osaka (JP).

(74) 代理人: 特許業務法人池内・佐藤アンドパートナ
ーズ (IKEUCHI SATO & PARTNER PATENT ATTOR-
NEYS); 〒530-6026 大阪府 大阪市 北区天満橋1丁目8
番30号OAPタワー26階 Osaka (JP).

[続葉有]

(54) Title: FILTER DEVICE

(54) 発明の名称: フィルタ装置



21...FREQUENCY DIVIDER 24...COUNTER
12...REFERENCE FILTER 25...DECODER
22...MULTIPLIER CIRCUIT 26...REGISTER
23...COMPARATOR

(57) Abstract: A filter device enabling low current consumption and capable of correcting variation. A phase difference detector detects the phase difference of a reference filter. A control signal for correcting variation, i.e., the detection result, is held in a register. A cutoff frequency of a main filter is selected according to the held control signal. Hence, after variation is detected once, neither reference filter nor phase difference detector for variation detection are needed and their operations are stopped. As a result, low current consumption is realized.

(57) 要約: 低消費電流化が容易に達成できるバラツキ補正の可能なフィルタ装置を提供する。位相差検出器により基準フィルタの位相差を検出し、その検出結果であるバラツキ補正のための制御信号をレジスタに保持し、保持されている制御信号に応じて主フィルタのカットオフ周波数を選択する。これにより、一度バラツキの検

[続葉有]